

Escola Secundária de Manuel da Fonseca, Santiago do Cacém

Código: 402126 — NIFPC: 600014827

Curso Profissional Técnico de Gestão de Equipamentos Informáticos - (Proj. 062 895 /2011/12 – Curso 10)

Disciplina: Sistemas Digitais e Arquitectura de Computadores – Turma: 11º F

Duração: 90 min

Módulo – 3

Matriz da Prova de Recuperação

Prova: Prática

2011/2012 – Época: Fevereiro

Material: de escrita

Conteúdos/Competências	Questões	Objetivos				Cotação [ponts]
		Conhecimento	Compreensão	Aplicação	Análise	
Grupo I Implementar circuitos combinatórios com múltiplas saídas, dependentes das variáveis de entrada, minimizando o número de circuitos integrados com portas lógicas básicas: (<i>not, or, and, nand, nor, xor</i>).	1	Circuitos combinatórios com múltiplas saídas, dependentes das variáveis de entrada.				2
	2					2
	3					2
	4					2
	Subtotal					8
Grupo II Aplicar noções de modularidade no projecto de circuitos combinatórios.	1	A necessidade de minimizar o número de componentes.				2
	2	Conceito de <i>multiplexer</i> na implementação de funções booleanas.				2
		Conceito de <i>decoder/demultiplexer</i> .				
	Subtotal					4
Grupo III Aplicar noções de modularidade no projecto de circuitos combinatórios.	1	A necessidade de minimizar o número de componentes.				2
	2	Conceito de <i>multiplexer</i> na implementação de funções booleanas.				2
		Conceito de <i>decoder/demultiplexer</i> .				
	Subtotal					4
Grupo IV Conhecer a funcionalidade dos principais circuitos integrados MSI, existentes no mercado: (<i>multiplexers, decoders, encoders, comparador</i>).	1	Funcionalidade de um circuito comparador.				2
	2					2
	Subtotal					4
	Total					20

Critérios de correção	
Correta abordagem dos conteúdos	60
Utilização correta da linguagem	20
Clareza na apresentação dos cálculos e/ou circuitos	20
Total	100%